



(12)发明专利申请

(10)申请公布号 CN 109192761 A

(43)申请公布日 2019.01.11

(21)申请号 201811015747.9

(22)申请日 2018.08.31

(71)申请人 深圳市华星光电半导体显示技术有限公司

地址 518132 广东省深圳市光明新区公明街道塘明大道9-2号

(72)发明人 卢马才

(74)专利代理机构 深圳翼盛智成知识产权事务所(普通合伙) 44300

代理人 黄威

(51)Int.Cl.

H01L 27/32(2006.01)

G09F 9/30(2006.01)

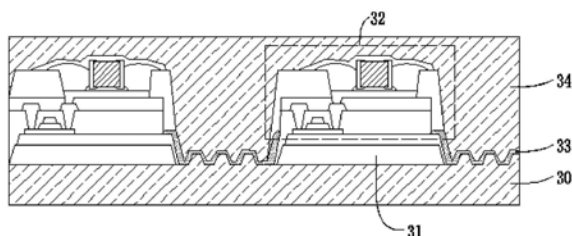
权利要求书2页 说明书6页 附图4页

(54)发明名称

一种显示面板及其制备方法

(57)摘要

本发明提供一种显示面板及其制备方法,所述显示面板包括:底部弹性封装层,包括对应像素单元的像素预留区域以及对应相邻两所述像素单元之间的金属布线预留区域;柔性衬底单元,对应所述像素预留区域阵列的设置于所述底部弹性封装层上;在所述柔性衬底单元上依次层叠设置有薄膜晶体管单元以及所述像素单元,形成独立间隔的显示单元;信号走线,用于连接相邻两所述显示单元,以实现相邻两所述显示单元的信号传输;顶部弹性封装层,设置于所述显示单元表面;其中,所述信号走线对应所述金属布线预留区域的部分呈曲线设置,且夹设于所述底部弹性封装层与所述顶部弹性封装层的表面。



1. 一种显示面板的制备方法,其特征在于,所述方法包括以下步骤:

步骤S10,在玻璃基板上制备柔性衬底层,所述柔性衬底层包括对应像素单元的像素预留区域,以及对应相邻两所述像素单元之间的金属布线预留区域;图案化所述柔性衬底层,形成对应所述金属布线预留区域的凸起或凹陷;

步骤S20,在所述柔性衬底层对应所述像素预留区域的位置依次形成阵列分布的薄膜晶体管单元和所述像素单元,并且形成连接所述薄膜晶体管单元以及连接所述像素单元的信号走线,所述信号走线对应所述金属布线预留区域的部分呈曲线状布设于的所述凸起或所述凹陷上;

步骤S30,在所述像素单元上形成顶部弹性封装层,且所述顶部弹性封装层对应所述像素预留区域以及所述金属布线预留区域;

步骤S40,剥离所述玻璃基板,以形成具有球面变形或拉伸变形的显示面板。

2. 根据权利要求1所述的制备方法,其特征在于,所述金属布线预留区域将相邻两所述像素预留区域间隔开,所述凸起或所述凹陷对应相邻两所述像素预留区域之间呈间隔分布。

3. 根据权利要求2所述的制备方法,其特征在于,所述信号走线对应相邻两所述像素预留区域之间的部分的形状与所述凸起或所述凹陷的形状相匹配。

4. 根据权利要求1所述的制备方法,其特征在于,所述步骤S20中包括以下步骤:

步骤S201,在所述柔性衬底层上进行薄膜晶体管层的制备,所述薄膜晶体管层包括制备于无机膜层中的薄膜晶体管 and 第一类信号走线,所述薄膜晶体管对应制备于所述像素预留区域,其中,在所述第一类信号走线布设之前以及之后,将所述金属布线预留区域对应的所述无机膜层的部分去除,形成阵列的所述薄膜晶体管单元。

5. 根据权利要求4所述的制备方法,其特征在于,所述步骤S20还包括以下步骤:

步骤S202,在所述薄膜晶体管单元上制备第一电极层,图案化后形成对应所述像素预留区域的第一电极,以及形成与所述第一电极间隔设置的第二类信号走线;其中,所述第二信号走线对应所述金属布线预留区域的部分呈曲线状设置于所述凸起或所述凹陷上,且与所述第一类信号走线绝缘;

步骤S203,在所述第一电极上制备像素定义层,图案化去除所述像素定义层对应所述金属布线预留区域的部分,并在所述像素预留区域定义出像素区域;

步骤S204,将微发光二极管对应所述像素区域绑定于所述第一电极上;

步骤S205,在所述微发光二极管上制备第二电极层,图案化后形成对应所述像素预留区域的第二电极。

6. 根据权利要求1所述的制备方法,其特征在于,所述步骤S40还包括以下步骤:

步骤S401,在所述顶部弹性封装层的表面贴合运载基板;

步骤S402,对所述柔性衬底层进行减薄处理,以去除对应所述金属布线预留区域的所述柔性衬底层的部分,形成间隔分布的柔性衬底单元;

步骤S403,在所述柔性衬底单元上制备底部弹性封装层,使得对应所述金属布线预留区域的所述信号走线夹设于所述顶部弹性封装层与所述底部弹性封装层之间;

步骤S404,剥离所述运载基板。

7. 一种显示面板,其特征在于,包括:

底部弹性封装层,包括对应像素单元的像素预留区域以及对应相邻两所述像素单元之间的金属布线预留区域;

柔性衬底单元,对应所述像素预留区域阵列的设置于所述底部弹性封装层上;

在所述柔性衬底单元上依次层叠设置有薄膜晶体管单元以及所述像素单元,形成独立间隔的显示单元;

信号走线,用于连接相邻两所述显示单元,以实现相邻两所述显示单元的信号传输;

顶部弹性封装层,设置于所述显示单元表面;

其中,所述信号走线对应所述金属布线预留区域的部分呈曲线设置,且夹设于所述底部弹性封装层与所述顶部弹性封装层的表面,以实现所述显示面板的球面变形或拉伸变形。

8. 根据权利要求7所述的显示面板,其特征在于,所述像素单元包括相对设置的第一电极、第二电极,以及夹设于所述第一电极与所述第二电极之间的微发光二极管。

9. 根据权利要求7所述的显示面板,其特征在于,所述信号走线对应所述金属布线预留区域的部分的长度大于相邻两所述像素预留区域之间的距离。

10. 根据权利要求7所述的显示面板,其特征在于,所述底部弹性封装层以及所述顶部弹性封装层的材料为聚二甲基硅氧烷。

一种显示面板及其制备方法

技术领域

[0001] 本发明涉及显示技术领域,尤其涉及一种显示面板及其制备方法。

背景技术

[0002] 目前已知的大多数柔性显示屏只能进行一般的弯曲变形,无法进行球面弯曲或拉伸等弹性形变,无法应用到需要有拉伸变形或球面变形的应用上。LCD显示屏限于其背光、cell gap(盒厚)不能大幅度变形,导致无法其进行拉伸变形,OLED显示屏由于其材料对水氧非常敏感,对封装要求非常严格,因此也很难进行弹性形变。

[0003] 因此,现有技术存在缺陷,急需改进。

发明内容

[0004] 本发明提供一种显示面板及其制备方法,能够实现显示面板的球面变形或拉伸变形等多维度变形。

[0005] 为解决上述问题,本发明提供的技术方案如下:

[0006] 本发明提供一种显示面板的制备方法,所述方法包括以下步骤:

[0007] 步骤S10,在玻璃基板上制备柔性衬底层,所述柔性衬底层包括对应像素单元的像素预留区域,以及对应相邻两所述像素单元之间的金属布线预留区域;图案化所述柔性衬底层,形成对应所述金属布线预留区域的凸起或凹陷;

[0008] 步骤S20,在所述柔性衬底层对应所述像素预留区域的位置依次形成阵列分布的薄膜晶体管单元和所述像素单元,并且形成连接所述薄膜晶体管单元以及连接所述像素单元的信号走线,所述信号走线对应所述金属布线预留区域的部分呈曲线状布设于的所述凸起或所述凹陷上;

[0009] 步骤S30,在所述像素单元上形成顶部弹性封装层,且所述顶部弹性封装层对应所述像素预留区域以及所述金属布线预留区域;

[0010] 步骤S40,剥离所述玻璃基板,以形成具有球面变形或拉伸变形的显示面板。

[0011] 根据本发明一实施例,所述金属布线预留区域将相邻两所述像素预留区域间隔开,所述凸起或所述凹陷对应相邻两所述像素预留区域之间呈间隔分布。

[0012] 根据本发明一实施例,所述信号走线对应相邻两所述像素预留区域之间的部分的形状与所述凸起或所述凹陷的形状相匹配。

[0013] 根据本发明一实施例,所述步骤S20中包括以下步骤:

[0014] 步骤S201,在所述柔性衬底层上进行薄膜晶体管层的制备,所述薄膜晶体管层包括制备于无机膜层中的薄膜晶体管和第一类信号走线,所述薄膜晶体管对应制备于所述像素预留区域,其中,在所述第一类信号走线布设之前以及之后,将所述金属布线预留区域对应的所述无机膜层的部分去除,形成阵列的所述薄膜晶体管单元。

[0015] 根据本发明一实施例,所述步骤S20还包括以下步骤:

[0016] 步骤S202,在所述薄膜晶体管单元上制备第一电极层,图案化后形成对应所述像

素预留区域的第一电极,以及形成与所述第一电极间隔设置的第二类信号走线;其中,所述第二类信号走线对应所述金属布线预留区域的部分呈曲线状设置于所述凸起或所述凹陷上,且与所述第一类信号走线绝缘;

[0017] 步骤S203,在所述第一电极上制备像素定义层,图案化去除所述像素定义层对应所述金属布线预留区域的部分,并在所述像素预留区域定义出像素区域;

[0018] 步骤S204,将微发光二极管对应所述像素区域绑定于所述第一电极上;

[0019] 步骤S205,在所述微发光二极管上制备第二电极层,图案化后形成对应所述像素预留区域的第二电极。

[0020] 根据本发明一实施例,所述步骤S40还包括以下步骤:

[0021] 步骤S401,在所述顶部弹性封装层的表面贴合运载基板;

[0022] 步骤S402,对所述柔性衬底层进行减薄处理,以去除对应所述金属布线预留区域的所述柔性衬底层的部分,形成间隔分布的柔性衬底单元;

[0023] 步骤S403,在所述柔性衬底单元上制备底部弹性封装层,使得对应所述金属布线预留区域的所述信号走线夹设于所述顶部弹性封装层与所述底部弹性封装层之间;

[0024] 步骤S404,剥离所述运载基板。

[0025] 本发明还提供一种显示面板,包括:

[0026] 底部弹性封装层,包括对应像素单元的像素预留区域以及对应相邻两所述像素单元之间的金属布线预留区域;

[0027] 柔性衬底单元,对应所述像素预留区域阵列的设置于所述底部弹性封装层上;

[0028] 在所述柔性衬底单元上依次层叠设置有薄膜晶体管单元以及所述像素单元,形成独立间隔的显示单元;

[0029] 信号走线,用于连接相邻两所述显示单元,以实现相邻两所述显示单元的信号传输;

[0030] 顶部弹性封装层,设置于所述显示单元表面;

[0031] 其中,所述信号走线对应所述金属布线预留区域的部分呈曲线设置,且夹设于所述底部弹性封装层与所述顶部弹性封装层的表面,以实现所述显示面板的球面变形或拉伸变形。

[0032] 根据本发明一实施例,所述像素单元包括相对设置的第一电极、第二电极,以及夹设于所述第一电极与所述第二电极之间的微发光二极管。

[0033] 根据本发明一实施例,所述信号走线对应所述金属布线预留区域的部分的长度大于相邻两所述像素预留区域之间的距离。

[0034] 根据本发明一实施例,所述底部弹性封装层以及所述顶部弹性封装层的材料为聚二甲基硅氧烷。

[0035] 本发明的有益效果为:相较于现有的显示面板,本发明提供的显示面板及其制备方法,通过在分立的柔性衬底单元上制作薄膜晶体管单元及绑定微发光二极管(Micro LED),形成分立的显示单元,并对像素间的信号走线做延长处理,再通过弹性封装层进行封装,使得显示面板可以进行球面变形或拉伸变形等多维度形变而不破坏面板显示特性,可以满足特定场合要求。

附图说明

[0036] 为了更清楚地说明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单介绍,显而易见地,下面描述中的附图仅仅是发明的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0037] 图1为本发明实施例提供的显示面板的制备方法流程图;

[0038] 图2A~2I为本发明实施例提供的显示面板的制备方法流程示意图;

[0039] 图3为本发明实施例提供的显示面板的结构示意图;

[0040] 图4为本发明实施例提供的显示面板的信号走线布线示意图。

具体实施方式

[0041] 以下各实施例的说明是参考附加的图示,用以例示本发明可用以实施的特定实施例。本发明所提到的方向用语,例如[上]、[下]、[前]、[后]、[左]、[右]、[内]、[外]、[侧面]等,仅是参考附加图式的方向。因此,使用的方向用语是用以说明及理解本发明,而非用以限制本发明。在图中,结构相似的单元是用以相同标号表示。

[0042] 本发明针对现有技术的显示面板,由于无法进行球面弯曲或拉伸等多维弹性形变,而不能满足特定场合需求的技术问题,本实施例能够解决该缺陷。

[0043] 如图1所示,为本发明实施例提供的显示面板的制备方法流程图;图2A~2I为本发明实施例提供的显示面板的制备方法流程示意图。所述方法包括以下步骤:

[0044] 步骤S10,在玻璃基板上制备柔性衬底层,所述柔性衬底层包括对应像素单元的像素预留区域,以及对应相邻两所述像素单元之间的金属布线预留区域;图案化所述柔性衬底层,形成对应所述金属布线预留区域的凸起或凹陷;

[0045] 具体参照图2A~2B所示,提供一玻璃基板20,并在所述玻璃基板20上制备一层柔性衬底层21,所述柔性衬底层21包括对应像素单元的像素预留区域210,以及对应相邻两所述像素单元之间的金属布线预留区域211;图案化所述柔性衬底层21,形成对应所述金属布线预留区域211的凸起21A或凹陷21B。其中,所述金属布线预留区域211将相邻两所述像素预留区域210间隔开,所述凸起21A或所述凹陷21B对应相邻两所述像素预留区域210之间呈间隔分布。

[0046] 所述凸起21A及所述凹陷21B的截面形状为梯形、三角形、半圆等形状均可;另外,所述凸起21A及所述凹陷21B可以呈直线间隔分布,也可以呈曲线、圆环等形状分布。此处对所述凸起21A及所述凹陷21B的形状、大小以及排列方式不做限定,只要能使得布设于此处的信号走线的长度大于相邻两所述像素预留区域210之间的直线距离的设计均可。

[0047] 如图2C所示,在所述步骤S10之后还包括以下步骤:在所述柔性衬底层21上制备一层缓冲层22,图案化去除所述缓冲层22对应所述金属布线预留区域211的部分。

[0048] 步骤S20,在所述柔性衬底层对应所述像素预留区域的位置依次形成阵列分布的薄膜晶体管单元和所述像素单元,并且形成连接所述薄膜晶体管单元以及连接所述像素单元的信号走线,所述信号走线对应所述金属布线预留区域的部分呈曲线状布设于的所述凸起或所述凹陷上;

[0049] 具体地,所述步骤S20中包括以下步骤:

[0050] 步骤S201,在所述柔性衬底层上进行薄膜晶体管层的制备,所述薄膜晶体管层包括制备于无机膜层中的薄膜晶体管 and 第一类信号走线,所述薄膜晶体管对应制备于所述像素预留区域,其中,在所述第一类信号走线布设之前以及之后,将所述金属布线预留区域对应的所述无机膜层的部分去除,形成阵列的所述薄膜晶体管单元。

[0051] 如图2D所示,在所述缓冲层22上制备薄膜晶体管层,其中,所述薄膜晶体管层的膜层结构与现有技术中一致,此处不再赘述。值得注意的是,在第一类信号走线230布线之前,将所述金属布线预留区域211对应的所述无机膜层的部分去除掉,将所述第一类信号走线230直接布设于所述柔性衬底层21的所述凸起21A及所述凹陷21B的位置。当然,在所述第一类信号走线230布线完成之后,可能还会继续制备所述薄膜晶体管层中的所述无机膜层,在所述薄膜晶体管层制备完成后,将所述第一类信号走线230对应所述金属布线预留区域211的部分覆盖的所述无机膜层去除,使所述金属布线预留区域211只保留所述第一类信号走线230,从而形成相互独立的薄膜晶体管单元23。

[0052] 其中,所述第一类信号走线230包括但不限于连接相邻两所述薄膜晶体管单元23的扫描线与数据线,只要在形成所述薄膜晶体管层的过程中布设的信号走线均属于所述第一类信号走线230。所述第一类信号走线230在对应所述金属布线预留区域211的部分呈曲线状排布,可以理解的是,所述第一类信号走线230中的不同信号走线相互绝缘设置。

[0053] 优选的,所述第一类信号走线230对应相邻两所述像素预留区域210之间的部分的形状与所述凸起21A或所述凹陷21B的形状相匹配。

[0054] 所述薄膜晶体管单元23制备完成后,在所述薄膜晶体管单元23表面制备一层平坦层24,图案化后去除所述平坦层24对应所述金属布线预留区域211的部分。

[0055] 步骤S202,在所述薄膜晶体管单元上制备第一电极层,图案化后形成对应所述像素预留区域的第一电极,以及形成与所述第一电极间隔设置的第二类信号走线;其中,所述第二类信号走线对应所述金属布线预留区域的部分呈曲线状设置于所述凸起或所述凹陷上,且与所述第一类信号走线绝缘;

[0056] 步骤S203,在所述第一电极上制备像素定义层,图案化去除所述像素定义层对应所述金属布线预留区域的部分,并在所述像素预留区域定义出像素区域;

[0057] 步骤S204,将微发光二极管对应所述像素区域绑定于所述第一电极上;

[0058] 步骤S205,在所述微发光二极管上制备第二电极层,图案化后形成对应所述像素预留区域的第二电极。

[0059] 所述步骤S202至所述步骤S205,请参照图2E所示,所述第一电极层经图案化后形成对应所述像素预留区域210的第一电极250,以及形成与所述第一电极250间隔设置的第一信号走线(图中未标示);所述第一信号走线的布设方式与所述第一类信号走线230的布设方式一致,均直接布设于所述柔性衬底层21上,此处不再赘述。然后在所述第一电极层上制备像素定义层26并进行图案化,去除所述像素定义层26对应所述金属布线预留区域211的部分,并定义出像素区域。

[0060] 之后,将微发光二极管251转移至所述像素区域,并将其与所述第一电极250绑定;由于所述微发光二极管251的体积占比小不能填满所述像素区域,因此,在所述微发光二极管251之外的所述像素区域进行封装填充,可以填充无机材料或有机材料或者无机-有机混合材料,此处不做限制。

[0061] 接着,制备第二电极层并进行图案化,形成与所述第一电极250相对设置的第二电极252,以及与所述第二电极252间隔设置的第二信号走线(图中未标示),所述第二信号走线与所述第一类信号走线230的布设方式一致。所述第一电极250与所述微发光二极管251以及所述第二电极252形成像素单元25,所述像素单元25与所述薄膜晶体管单元23电性连接且形成多个间隔设置的显示单元。

[0062] 其中,所述第二类信号走线包括但不限于所述第一信号走线与所述第二信号走线,只要在所述像素单元25制备的过程中形成的信号走线均属于所述第二类信号走线。

[0063] 步骤S30,在所述像素单元上形成顶部弹性封装层,且所述顶部弹性封装层对应所述像素预留区域以及所述金属布线预留区域;

[0064] 如图2F所示,在所述像素单元25上形成顶部弹性封装层27,所述顶部弹性封装层27对应所述像素预留区域210以及所述金属布线预留区域211,即所述顶部弹性封装层27封装整个所述显示面板。可以理解的是,所述顶部弹性封装层27填满相邻两所述显示单元之间的间隙,并形成较为平整的表面。

[0065] 步骤S40,剥离所述玻璃基板,以形成具有球面变形或拉伸变形的显示面板。

[0066] 其中,所述步骤S40还包括以下步骤:

[0067] 步骤S401,在所述顶部弹性封装层的表面贴合运载基板;

[0068] 具体如图2G所示,将所述玻璃基板20与所述柔性衬底层21剥离,然后在所述顶部弹性封装层27表面通过粘合胶层贴合运载基板28。

[0069] 在所述步骤S401之后还包括以下步骤:

[0070] 步骤S402,对所述柔性衬底层进行减薄处理,以去除对应所述金属布线预留区域的所述柔性衬底层的部分,形成间隔分布的柔性衬底单元;

[0071] 具体如图2H所示,对所述柔性衬底层21进行减薄处理后,形成对应所述像素预留区域210独立的柔性衬底单元21C。

[0072] 步骤S403,在所述柔性衬底单元上制备底部弹性封装层,使得对应所述金属布线预留区域的所述信号走线夹设于所述顶部弹性封装层与所述底部弹性封装层之间;

[0073] 步骤S404,剥离所述运载基板。

[0074] 具体如图2I所示,在所述柔性衬底单元21C背向所述像素单元25的一侧表面制备底部弹性封装层29,所述底部弹性封装层29对应所述像素预留区域210以及所述金属布线预留区域211,并剥离所述运载基板28。相邻两所述显示单元之间的所述第一类信号走线230以及所述第二类信号走线均夹设于所述顶部弹性封装层27与所述底部弹性封装层29之间。

[0075] 由于所述显示面板的所述显示单元为分立式设计,又对两所述显示单元之间的所述信号走线进行延长处理,且所述显示单元以及所述信号走线均被弹性封装层所保护,因此可以实现所述显示面板的球面变形或拉伸变形等多维度形变而不破坏面板显示特性。

[0076] 在另一实施例提供的所述显示面板的制备方法中,其与上述实施例的区别特征在于:该实施例的制备方法不包含上述实施例中的所述步骤S401至所述步骤S404;也就是说,该实施例在形成所述顶部弹性封装层之后,再剥离掉所述玻璃基板即可形成具有球面变形或拉伸变形的显示面板。所述信号走线夹设于所述顶部弹性封装层以及所述柔性衬底层之间,由于所述柔性衬底层具有柔性特质,因此不影响所述显示面板进行多维度形变,具体方

法可参照上述实施例,此处不再赘述。

[0077] 如图3所示,为本发明实施例提供的显示面板结构示意图,所述显示面板包括:底部弹性封装层30,其包括对应像素单元的像素预留区域以及对应相邻两所述像素单元之间的金属布线预留区域;柔性衬底单元31,对应所述像素预留区域阵列的设置于所述底部弹性封装层30上;在所述柔性衬底单元31上依次层叠设置有薄膜晶体管单元以及所述像素单元,形成独立间隔的显示单元32;所述像素单元包括相对设置的第一电极、第二电极,以及夹设于所述第一电极与所述第二电极之间的微发光二极管;信号走线33,用于连接相邻两所述显示单元32,以实现相邻两所述显示单元32的信号传输;顶部弹性封装层34,设置于所述显示单元32表面;其中,所述信号走线33对应所述金属布线预留区域的部分呈曲线设置,且夹设于所述底部弹性封装层30与所述顶部弹性封装层34的表面,以实现所述显示面板的球面变形或拉伸变形。

[0078] 优选的,所述信号走线33对应所述金属布线预留区域的部分的长度大于相邻两所述像素预留区域之间的距离。

[0079] 优选的,所述底部弹性封装层30以及所述顶部弹性封装层34的材料为聚二甲基硅氧烷。

[0080] 所述显示面板的具体膜层结构请参照图2A~2I以及上述实施例中的描述,此处不再赘述。

[0081] 如图4所示,为本发明实施例提供的显示面板的信号走线布线示意图;所述显示面板包括像素预留区域43,以及对应所述像素预留区域43之外的金属布线预留区域45,薄膜晶体管44以及像素单元对应所述像素预留区域43制备,以形成分立设置的显示单元,所述信号走线连接相邻两所述显示单元,所述信号走线对应所述金属布线预留区域45的部分呈曲线排布,使得所述信号走线对应所述金属布线预留区域45的部分的走线长度大于相邻两所述像素预留区域43之间的直线距离。其中,所述信号走线包括但不限于高电位源线41、扫描线42以及数据线40。

[0082] 综上所述,虽然本发明已以优选实施例揭露如上,但上述优选实施例并非用以限制本发明,本领域的普通技术人员,在不脱离本发明的精神和范围内,均可作各种更动与润饰,因此本发明的保护范围以权利要求界定的范围为准。

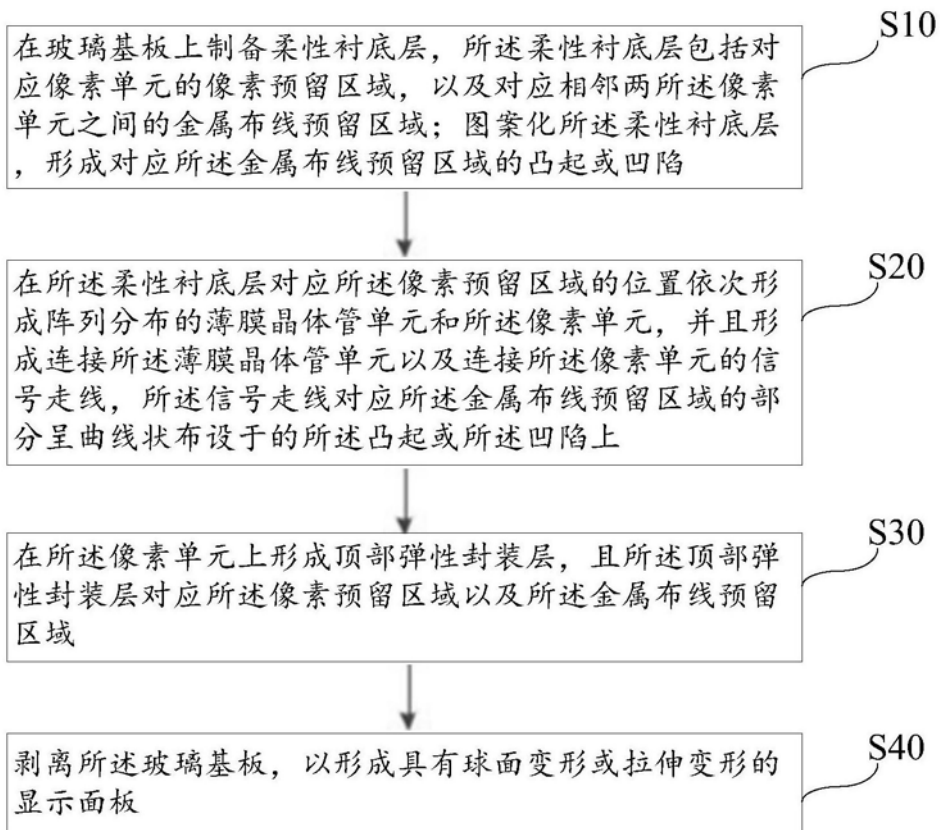


图1

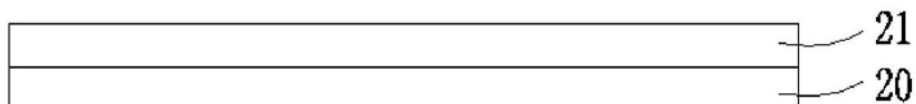


图2A

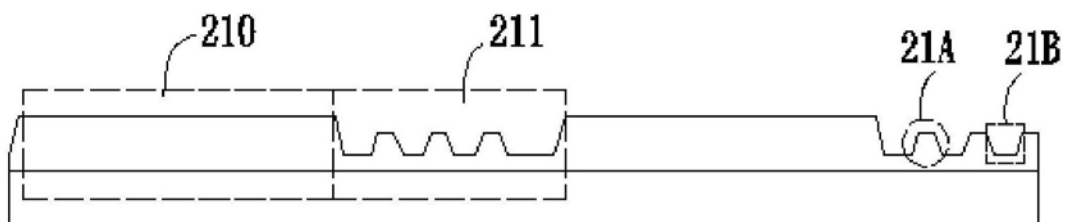


图2B



图2C

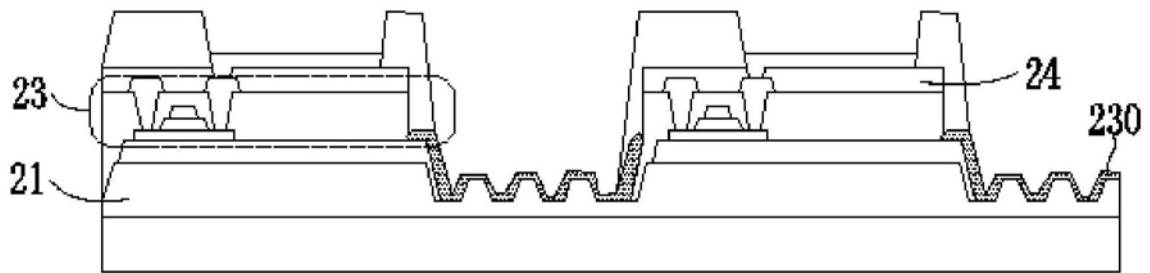


图2D

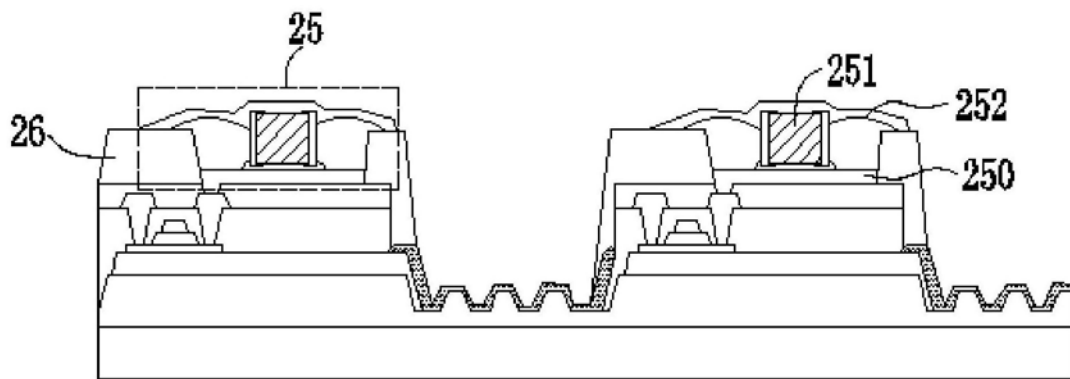


图2E

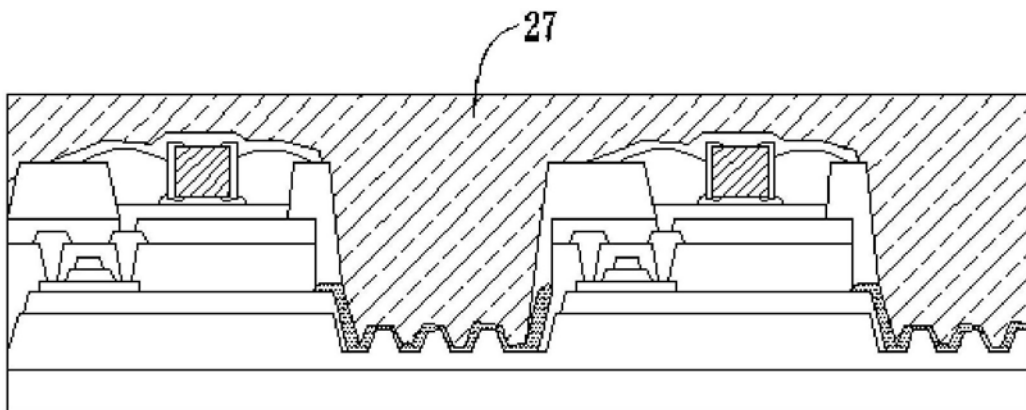


图2F

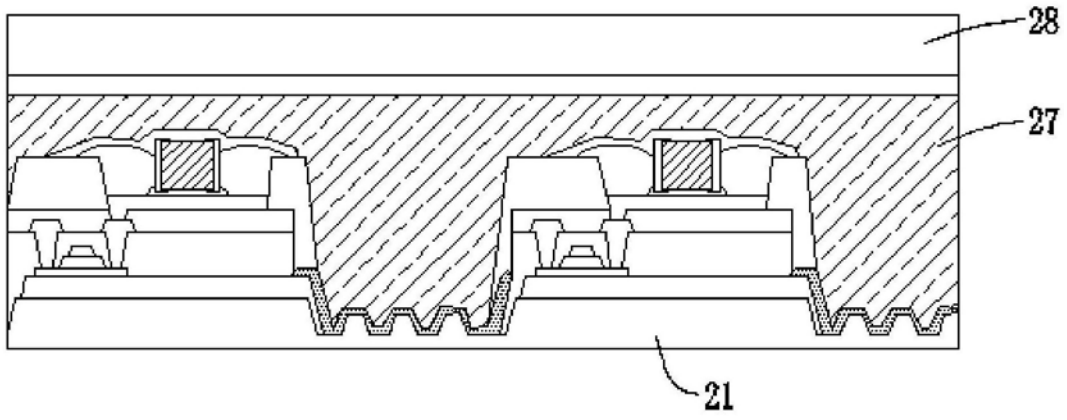


图2G

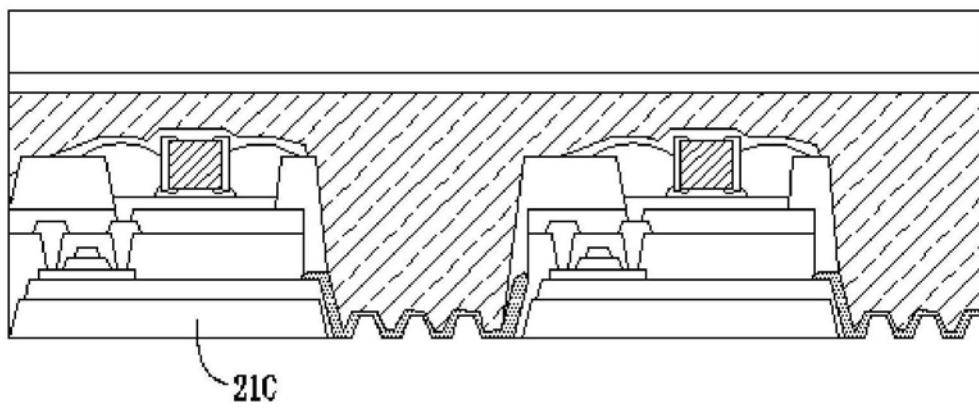


图2H

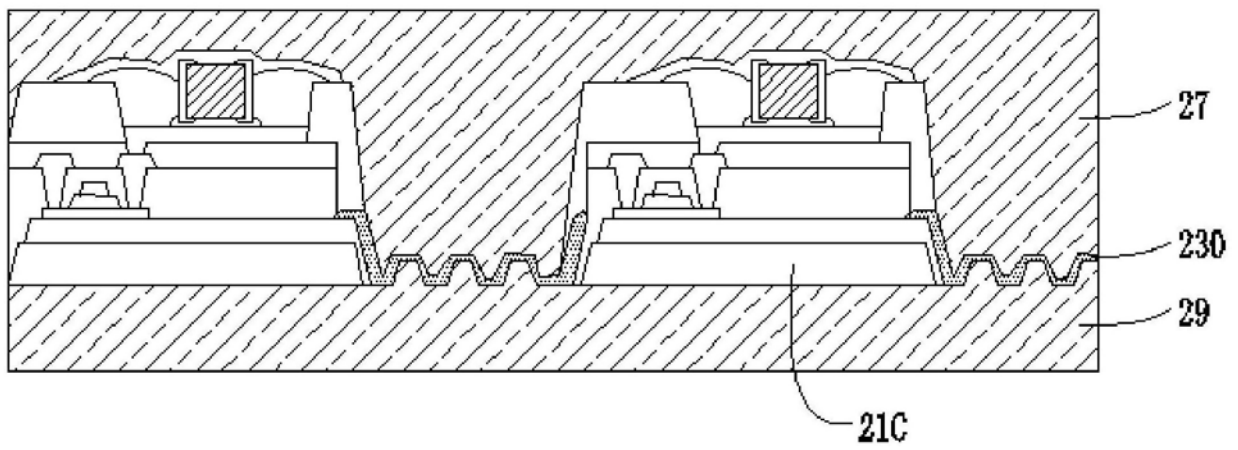


图2I

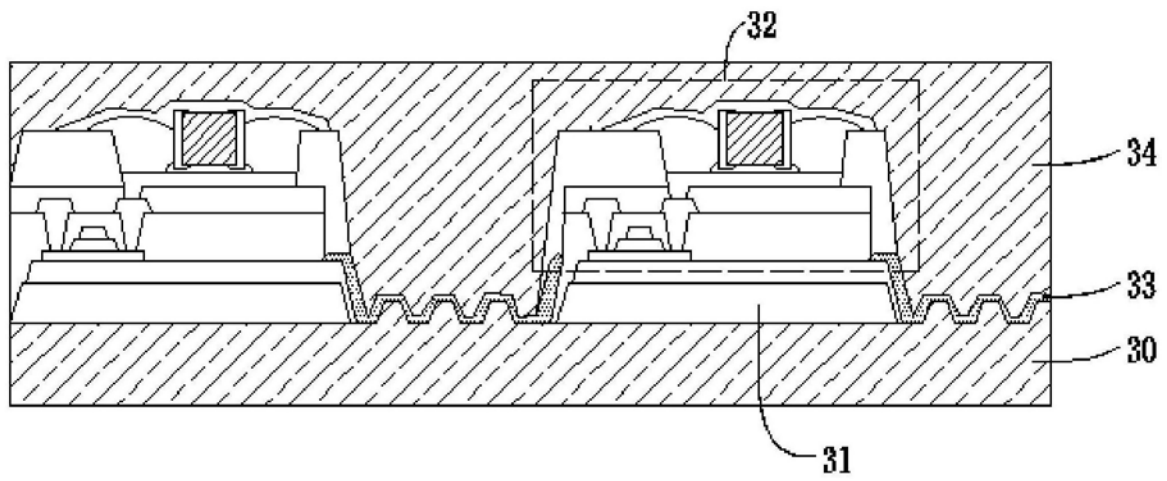


图3

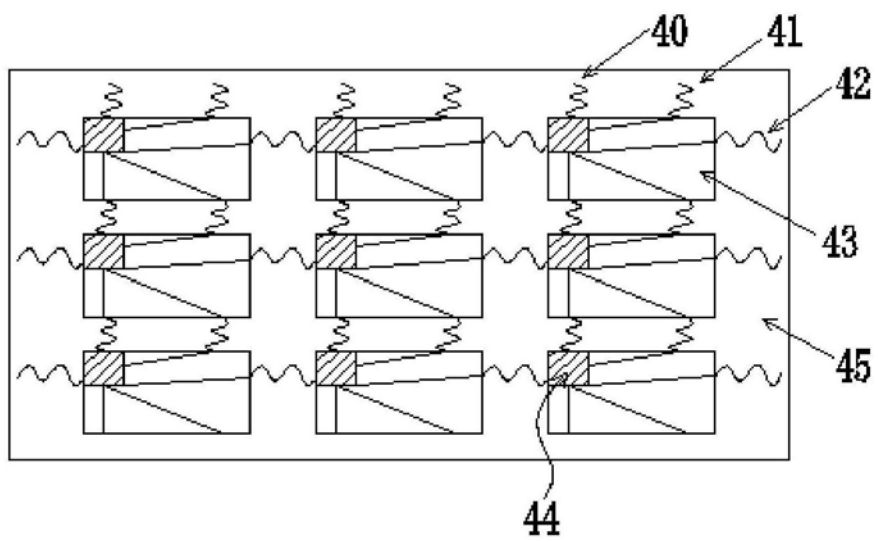


图4

专利名称(译)	一种显示面板及其制备方法		
公开(公告)号	CN109192761A	公开(公告)日	2019-01-11
申请号	CN201811015747.9	申请日	2018-08-31
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	卢马才		
发明人	卢马才		
IPC分类号	H01L27/32 G09F9/30		
CPC分类号	G09F9/301 H01L27/3244 H01L27/3276		
代理人(译)	黄威		
其他公开文献	CN109192761B		
外部链接	Espacenet SIPO		

摘要(译)

本发明提供一种显示面板及其制备方法，所述显示面板包括：底部弹性封装层，包括对应像素单元的像素预留区域以及对应相邻两所述像素单元之间的金属布线预留区域；柔性衬底单元，对应所述像素预留区域阵列的设置于所述底部弹性封装层上；在所述柔性衬底单元上依次层叠设置有薄膜晶体管单元以及所述像素单元，形成独立间隔的显示单元；信号走线，用于连接相邻两所述显示单元，以实现相邻两所述显示单元的信号传输；顶部弹性封装层，设置于所述显示单元表面；其中，所述信号走线对应所述金属布线预留区域的部分呈曲线设置，且夹设于所述底部弹性封装层与所述顶部弹性封装层的表面。

